

附录 D 修订历史

D.1 本版主要修订

页码	描述
pp. 21-24	第一章 概述 (μPD789167 和 789177 子系列) <ul style="list-style-type: none"> • 增加无铅产品 μPD789166GB-xxx-8ES-A, μPD789166GA-xxx-9EU-A, μPD789167GB-xxx-8ES-A, μPD789167GA-xxx-9EU-A, μPD789176GB-xxx-8ES-A, μPD789176GA-xxx-9EU-A, μPD789177GB-xxx-8ES-A, μPD789177GA-xxx-9EU-A, μPD78F9177GB-8ES-A, μPD78F9177AGB-8ES-A, μPD78F9177AGA-9EU-A
pp. 26-28	<ul style="list-style-type: none"> • 更新 1.5 78K/OS 系列产品
pp. 35-38	第二章 概述 (μPD789167Y 和 789177Y 子系列) <ul style="list-style-type: none"> • 增加无铅产品 μPD789166YGB-xxx-8ES-A, μPD789166YGA-xxx-9EU-A, μPD789167YGB-xxx-8ES-A, μPD789167YGA-xxx-9EU-A, μPD789176YGB-xxx-8ES-A, μPD789176YGA-xxx-9EU-A, μPD789177YGB-xxx-8ES-A, μPD789177YGA-xxx-9EU-A, μPD78F9177YGB-8ES-A, μPD78F9177AYGA-9EU-A, μPD78F9177AYGB-8ES-A, μPD78F9177AYGA-9EU-A
p. 40	<ul style="list-style-type: none"> • 更新 2.5 78K/OS 系列产品
p. 51	第三章 引脚功能 (μPD789167 和 789177 子系列) <ul style="list-style-type: none"> • 增加了 3.2.15 V_{PP} (仅限 flash 存储器产品) 的描述
p. 59	第四章 引脚功能 (μPD789167Y 和 789177Y 子系列) <ul style="list-style-type: none"> • 增加了 4.2.15 V_{PP} (仅限 flash 存储器产品) 的描述
p. 144	第九章 8 位定时器/事件计数器 80 ~ 82 <ul style="list-style-type: none"> • 修改 图 9-10 外部事件计数器操作时序(指定为上升沿)
p. 444	第 32 章 建议的焊接条件 <ul style="list-style-type: none"> • 增加了无铅产品建议的焊接条件

★ 标志表明主要修订。

D.2 相对于之前版本的修订历史

相对于之前版本的修订历史如下所示。“应用于”栏表明应用于每一版本的章节。

(1/3)

版本	相对于之前版本的修订	应用于:
第二版	增加 μ PD789166Y, μ PD789167Y, μ PD789176Y 和 μ PD789177Y 的描述	全部
	更改 μ PD789166, μ PD789167, μ PD789176 和 μ PD789177 的状态从“开发中”到“已开发”	
	在表 5-3 特殊功能寄存器中增加 SMB0 特殊功能寄存器的描述	第五章 CPU 结构
	修改图 6-5 P21 的框图	第六章 端口功能
	增加 8.5 使用 16 位定时器的注意事项	第八章 16 位定时器
	增加 15 SMB0 (μ PD789167Y 和 789177Y 子系列)	第十五章 SMB0 (μ PD789167Y 和 789177Y 子系列)
	在第 17 章 中断功能 中增加 SMB0 中断的描述	第十七章 中断功能
	增加图 20-3 SMB 中 Flashpro III 的连接	第二十章 μ PD78F9177 和 μ PD78F9177Y
	在表 20-4 PG-FP3 设置中增加 SMB 的设置	
	增加 μ PD789166Y, μ PD789167Y, μ PD789176Y 和 μ PD789177Y 的开发工具	附录 A 开发工具
第三版	<ul style="list-style-type: none"> 增加 PD789166 (A), 789167 (A), 789176 (A), 789177 (A), 789166Y (A), 789167Y (A), 789176Y (A), 789177Y (A), 789166 (A1), 789167 (A1), 789176 (A1), 789177 (A1), 789166 (A2), 789167 (A2), 789176 (A2), 789177 (A2), 78F9177A, 78F9177AY, 78F9177A (A), 78F9177AY (A) 和 78F9177A (A1) 增加特定品 (10 MHz) 的描述 	全部
	<ul style="list-style-type: none"> 在本文当中增加一般术语的描述 相关文档变更 	引言
	<ul style="list-style-type: none"> 增加 1.1 特定品和标准品 增加 1.10 标准质量等级产品与 (A)、(A1)、(A2) 等级产品之间的区别 	第一章 概述 (μ PD789167 和 789177 子系列)
	<ul style="list-style-type: none"> 增加 2.1 特定品和标准品 增加 2.10 标准质量等级产品与 (A) 等级产品之间的区别 	第二章 概述 (μ PD789167Y 和 789177Y 子系列)
	<ul style="list-style-type: none"> 在 3.2.15 V_{PP} (仅 flash 存储器版本) 和表 3-1 输入输出电路类型和未被使用引脚的推荐连接方式中修改 V_{PP} 引脚连接 	第三章 引脚功能 (μ PD789167 和 789177 子系列)
	<ul style="list-style-type: none"> 在图 7-3 副振荡器模式寄存器的格式中增加注 	第七章 时钟发生器
	<ul style="list-style-type: none"> 修改 8.4.1 用作定时器中断 修改 8.4.2 用作定时器输出 	第八章 16 位定时器 90

版本	相对于之前版本的修订	应用于:
第三版	<ul style="list-style-type: none"> 修改 9.5 (4) 设置 STOP 模式时的注意事项 修改 9.5 (5) 外部事件计数器的开始时序 	第九章 8 位定时器/事件计数器 80~82
	<ul style="list-style-type: none"> 增加 12.5 (8) ANI0~ ANI7 引脚的输入阻抗 	第十二章 8 位 A/D 转换器 (μ PD789167 和 789167Y 子系列)
	<ul style="list-style-type: none"> 修改 13.2 (2) A/D 转换结果寄存器 0(ADCRO) 修改图 13-4 10 位 A/D 转换器的基本操作 增加 13.5 (8) ANI0 ~ ANI7 引脚的输入阻抗 	第十三章 10 位 A/D 转换器 (μ PD789177 和 789177Y 子系列)
	<ul style="list-style-type: none"> 修改 图 14-1 串行接口 20 的框图 在图 14-5 异步串行接口状态寄存器的格式中修改 PE20 标志的描述 增加 14.4.2 (2) (f) 读取接收数据 	第十四章 串行接口 20
	<ul style="list-style-type: none"> 全面修订 flash 存储器编程的描述 	第二十章 FLASH 存储器版本
	<ul style="list-style-type: none"> 增加电气特性 	第二十三, 二十五, 二十七, 二十九, 和 三十一章 电气特性
	<ul style="list-style-type: none"> 增加特性曲线 	第二十四, 二十六, 二十八, 三十, 和 三十二章 特性曲线
	<ul style="list-style-type: none"> 增加封装图 	第三十三章 封装图
	<ul style="list-style-type: none"> 增加建议的焊接条件 	第三十四章 建议的焊接条件
	<ul style="list-style-type: none"> 全面修订开发工具 删除嵌入式软件 	附录 A 开发工具
第四版	相关文档变更	引言
	<ul style="list-style-type: none"> 在 1.8 中从框图中删除 SMB 	第一章 概述 (μ PD789167 和 789177 子系列)
	<ul style="list-style-type: none"> 从 表 6-3 使用复用功能时端口模式寄存器和输出锁存的设置中删除 P60~ P67 	第六章 端口功能
	<ul style="list-style-type: none"> 修改图 8-6 定时器中断操作的时序和 8-8 定时器输出操作的时序 	第八章 16 位定时器 90
	<ul style="list-style-type: none"> 变更 9.5 使用 8 位定时器/事件计数器 80 ~ 82 时的注意事项中的注意事项 	第九章 8 位定时器/事件计数器 80 ~ 82
	<ul style="list-style-type: none"> 修改图 12-2 A/D 转换模式寄存器 0 的格式中的注 	第十二章 8 位 A/D 转换器 (μ PD789167 和 789167Y 子系列)
	<ul style="list-style-type: none"> 修改图 13-2 A/D 转换模式寄存器 0 的格式中的注 	第十三章 10 位 A/D 转换器 (μ PD789177 和 789177Y 子系列)
	<ul style="list-style-type: none"> 修改图 14-1 串行接口 20 的框图 修改图 14-6 波特率发生器控制寄存器 20 的格式中的注意事项 修改 14.3 (4) (c) 3 线串行 I/O 模式由系统时钟产生的串行时钟 	第十四章 串行接口 20

版本	相对于之前版本的修订	应用于:
第四版	<ul style="list-style-type: none"> 在 15.4.1 开始条件中增加 SMBM0 的描述 增加 15.4.7 (7) 从设备操作 (在退出 STOP 模式之后) 修改表 15-3 INTSMB0 产生时序和等待控制 增加 15.4.8 (6) 开始条件检测 在图 15-20 主设备 → 从设备通信示例 (主设备和从设备都选择 9 个时钟的等待) 和图 15-21. 从设备 → 主设备通信示例 (主设备和从设备都选择 9 个时钟的等待) 中增加和修改注的描述 	第十五章 SMB0 (μ PD789167Y 和 789177Y 子系列)
	<ul style="list-style-type: none"> 在图 17-2 中断请求标志寄存器的格式中增加注意事项 	第十七章 中断功能
	<ul style="list-style-type: none"> 修改表 20-2 通信模式列表和表 20-3 引脚连接列表 在图 20-3 专用 FLASH 编程器连接示例和图 20-9 使用 3 线串行 I/O 模式 (SI0-ch1) 或者伪 3 线模式时连接 FLASH 写入适配器的示例中增加伪 3 线模式的描述 	第二十章 FLASH 存储器版本
	<ul style="list-style-type: none"> 修改 电气特性 	第二十三, 二十五, 二十七, 二十八, 三十章电气特性
	<ul style="list-style-type: none"> 增加章节 	附录 B 目标系统设计的注意事项
第五版	增加 48-pin 塑封 TQFP (密脚距) (7 × 7) 到 PD789167, 789177 子系列 μ PD789166GA-xxx-9EU, μ PD789167GA-xxx-9EU, μ PD789176GA-xxx-9EU, μ PD789177GA-xxx-9EU, μ PD78F9177AGA-9EU	全部
	<ul style="list-style-type: none"> 在 3.1 (2) 非端口引脚中增加 IC3 的描述 增加 3.2.17 IC3 在表 3-1 输入输出电路类型和未被使用引脚的推荐连接方式中增加 IC3 的描述 	第三章引脚功能 (μ PD789167 和 789177 子系列)